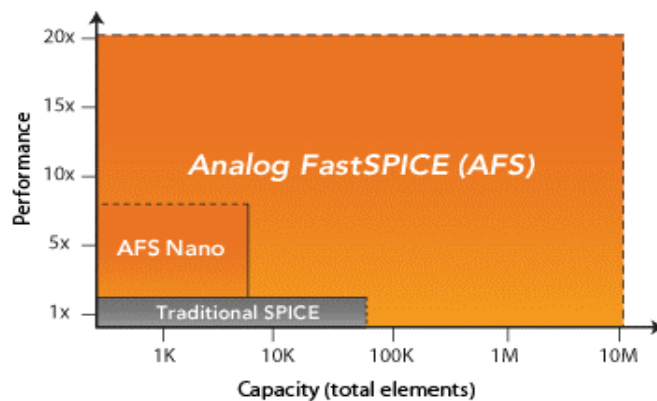




## Analog FastSPICE Nano SPICE シミュレータ

AFS Nano™ はブロックレベル IC 設計のための業界最高速 SPICE シミュレータです。統合回路検証プラットフォーム Analog FastSPICE の一部である AFS Nano は 5,000 素子までのブロックに対してファウンドリ認証済みの真の SPICE 精度シミュレーションを 5 倍から 10 倍高速に実行し、わずか 20 万円 (1 年間ライセンス) で利用することができます。

Analog FastSPICE Circuit Simulation with True SPICE Accuracy



### 2 倍以上高速なブロックレベル設計

AFS Nano を使うことにより、ブロック設計と厳密なキャラクターイズを主要な SPICE シミュレーションと比較して少なくとも 2 倍高速に、しかもわずかなコストで行うことができます。AFS Nano は 5,000 素子までのブロックを検証することができ、中規模なブロック (1,000 素子以上、処理時間 1 時間以上) に対してもファウンドリ認証済みの真の SPICE 精度の波形を 5 倍から 10 倍高速に提供します。

### Analog FastSPICE Platform

AFS Nano はアナログ、ミックスシグナル、RF 設計のための業界で唯一の統合検証プラットフォーム、AFS Platform の一部です。AFS Platform は単一の実行形式で真の SPICE 精度を従来の SPICE と比較して 5 倍から 10 倍のパフォーマンスで提供し、1000 万素子以上のキャパシティを有しています。AFS Platform を使用している設計チームは、精度、パフォーマンス、キャパシティ、機能の点で妥協した従来のシミュレータと比較して 2 倍の設計効率を実現しています。

### 解析の種類

- DC (.op および sweep)、AC、TRAN
- ネットワーク解析、伝達関数解析
- Monte Carlo, alter, sweep, .measure
- AC ノイズ解析 (.noise)
- 最大 5,000 素子のキャパシティ

### 仕様

- 入力
  - 主要な SPICE ネットリストならびにモデル
- モデル サポート
  - Gummel-Poon, HICUM, Mextram, VBIC
  - BSIM3, BSIM4, BSIMSOI, MOS11, PSP
  - MOS1, MOS3, JFET, Diode, Juncap
  - Verilog-A, S-parameter, W-element
- 出力
  - PSF ASCII, PSF バイナリ, tr0, FSDB
  - Nutmeg ASCII, Nutbin, Nutbinf
- インテグレーション
  - 主要なカスタム IC 設計環境
- オペレーティング システム
  - Linux または Solaris

パークレー・デザイン・オートメーション株式会社

〒222-0033 神奈川県横浜市港北区新横浜 2-3-4 クレシンドビル7F

www.berkeley-da.com, (045) 474-2718